

Solution TD n° 02

Exercice 01

1. Les intervalles de codage :

- Sur n bits :
 - S/VA : $[-(2^{(n-1)}-1), +(2^{(n-1)}-1)]$
 - CA1 : $[-(2^{(n-1)}-1), +(2^{(n-1)}-1)]$
 - CA2 : $[-(2^{(n-1)}), +(2^{(n-1)}-1)]$
- Sur 8 bits :
 - S/VA : $[-(2^{(8-1)}-1), +(2^{(8-1)}-1)] = [-127, +127]$
 - CA1 : $[-(2^{(8-1)}-1), +(2^{(8-1)}-1)] = [-127, +127]$
 - CA2 : $[-(2^{(8-1)}), +(2^{(8-1)}-1)] = [-128, +127]$
- Sur 16 bits :
 - S/VA : $[-(2^{(16-1)}-1), +(2^{(16-1)}-1)] = [-32767, +32767]$
 - CA1 : $[-(2^{(16-1)}-1), +(2^{(16-1)}-1)] = [-32767, +32767]$
 - CA2 : $[-(2^{(16-1)}), +(2^{(16-1)}-1)] = [-32768, +32767]$

2.

$-(512)_{10} = -(1000000000)_2 \rightarrow$ Il faut au minimum 10 bits pour encoder la valeur absolue.

Dans la représentation S/VA, il faut ajouter un bit de signe \rightarrow Il faut au minimum 11 bits pour encoder la valeur.

1 octet = 8 bits \rightarrow Il faut au minimum 2 octets pour encoder la valeur.

3.

Décimal	S/VA	CA1	CA2
+27	00011011	00011011	00011011
-45	10101101	11010010	11010011
-128	/	/	10000000
-117	11110101	10001010	10001011
+117	01110101	01110101	01110101
-86	11010110	10101001	10101010
+41	00101001	00101001	00101001
-14	10001110	11110001	11110010
+114	01110010	01110010	01110010

Les deux nombres sont de signes opposés → Il n'y a pas de débordement.

$$(00101000)_{\text{cà2}} = +(00101000)_2 = (+40)_{10} = (107 - 67)_{10}$$

Résultat correct → Il n'y a pas de débordement.

- $(-106 - 5)_{10} = (?)_{\text{cà2}}$

$$(-106 - 5)_{10} = (-106)_{10} + (-5)_{10}$$

$$(-106)_{10} = -(01101010)_2 = (10010110)_{\text{cà2}}$$

$$(-5)_{10} = -(00000101)_2 = (11111011)_{\text{cà2}}$$

$$\begin{array}{r} 111010110110 \\ + 11111011 \\ \hline = (1)10010001 \end{array}_{\text{cà2}}$$

retenue

Les deux opérandes sont de même signe → la retenue de l'addition des bits de signes et la retenue de l'addition des bits juste avant les bits de signe sont égales (=1) → Il n'y a pas de débordement.

$$(10010001)_{\text{cà2}} = -(01101111)_2 = (-111)_{10} = (-106 - 5)_{10}$$

Résultat correct → Il n'y a pas de débordement.

- $(111 + 25)_{10} = (?)_{\text{cà2}}$

$$(111)_{10} = (01101111)_2 = (01101111)_{\text{cà2}}$$

$$(25)_{10} = (00011001)_2 = (00011001)_{\text{cà2}}$$

$$\begin{array}{r} 0111101111 \\ + 00011001 \\ \hline = (10001000) \end{array}_{\text{cà2}}$$

Les deux opérandes sont de même signe → la retenue de l'addition des bits de signes est (=0) et la retenue de l'addition des bits juste avant les bits de signe (=1) sont différentes → Cas de débordement.

$$(10001000)_{\text{cà2}} = -(01111000)_2 = (-120)_{10}$$

$$(111 + 25)_{10} = (136)_{10}$$

Résultat incorrect → Cas de débordement.

(La cause du débordement est que la somme des deux nombres (**136**) n'appartient pas à l'intervalle de codage de CA2 sur 8 bits qui est [-128,+127])

- $(-126 - 85)_{10} = (?)_{\text{cà2}}$

$$(-126 - 85)_{10} = (-126) + (-85)_{10}$$

$$(-126)_{10} = -(01111110)_2 = (10000010)_{\text{cà2}}$$

$$(-85)_{10} = -(01010101)_2 = (10101011)_{\text{cà2}}$$

$$\begin{array}{r}
 1^0 0 0 0 0^1 0 1 0 \\
 + 0 1 0 1 0 1 1 \\
 \hline
 = (1) 0 0 1 0 1 1 0 1)_{\text{cà2}}
 \end{array}$$

retenue

Les deux opérandes sont de même signe → la retenue de l'addition des bits de signes est (=1) et la retenue de l'addition des bits juste avant les bits de signe (=0) sont différentes → Cas de débordement.

$$(-126 - 85)_{10} = -(211)_{10}$$

$$(00101101)_{\text{cà2}} = -(00101101)_2 = +(45)_{10}$$

Résultat incorrect → Cas de débordement.

(La cause du débordement est que la somme des deux nombres (-211) n'appartient pas à l'intervalle de codage de CA2 sur 8 bits qui est [-128,+127]).

Exercice 04

1.

- Le plus petit nombre réel (positif) représentable en IEEE 754 simple précision :

Nnp_{min} est représenté en :

$$0 \underbrace{0000000}_{23 \text{ zéros}} 1000 \dots 0$$

$$Nnp_{min} = +a_{min} \times 2^{b_{min}}$$

($E_b = 0$ et $E_b = (2^8 - 1)$ sont des cas particuliers utilisés pour des nombres dénormalisés).

$$b_{min} = E_{r_{min}} = E_{b_{min}} - 127 = 1 - 127 = -126$$

$$a_{min} = 1.000 \dots 0$$

$$\text{Donc, } Nnp_{min} = 1 \times 2^{-126} = 2^{-126}$$

- Le plus grand nombre réel (positif) représentable en IEEE 754 simple précision :

Nnp_{max} est représenté en :

$$0 \underbrace{11111110}_{23 \text{ uns}} \hat{1} 11 \dots 1$$

$$Nnp_{max} = +a_{max} \times 2^{b_{max}}$$

$$b_{max} = E_{r_{max}} = E_{b_{max}} - 127 = 254 - 127 = 127$$

$$a_{max} = 1.111 \dots 1 = 2 - 2^{-23}$$

$$\text{Donc, } Nnp_{max} = (2 - 2^{-23}) \times 2^{127} \approx 3.4 \times 10^{38}$$

2.

$$(11.011)_2 = 1 * 2^0 + 1 * 2^1 + 0 * 2^{-1} + 1 * 2^{-2} + 1 * 2^{-3} = (3.375)_{10}$$

$$(11.625)_{10} = (1011.101)_2 \text{ (on utilise les divisions et multiplications successives).}$$

- $(-32.625)_{10} = -(100000.101)_2 = -(1.00000101)_2 * 2^{+5}$

La mantisse M= 00000101

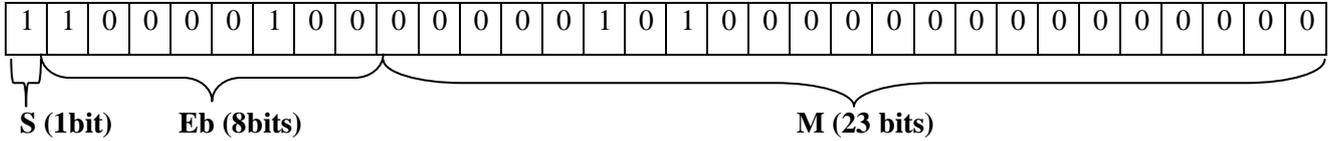
Le signe S = 1 (négatif)

L'exposant réel Er = 2

L'exposant biaisé Eb = Er+127 = 5 + 127 = 132

Eb=(10000100)₂

Et alors la représentation en virgule flottante (IEEE 754 simple précision) est :



Le nombre s'écrit :

N = 11000010000010100000000000000000

4.

- $(17BE0000)_{16} = (00010111101111100000000000000000)$
 $\begin{matrix} \text{S} & \text{Eb} & \text{M} \\ \text{(1bit)} & \text{(8bits)} & \text{(23 bits)} \end{matrix}$

Le signe S = 0 (positif)

Eb = (00101111)₂ = 47

Eb = Er + 127 => Er = Eb - 127 = 47-127 = -80

Le nombre écrit en forme normalisée : (+/-) (1,M)₂ * 2^{ER}

$(17BE0000)_{16} = + (1.011111)_2 * 2^{-80} = + (1011111)_2 * 2^{-6} * 2^{-80} = (+ 95) * 2^{-86}$

- $(C3F00000)_{16} = (11000011111100000000000000000000)$
 $\begin{matrix} \text{S} & \text{Eb} & \text{M} \\ \text{(1bit)} & \text{(8bits)} & \text{(23 bits)} \end{matrix}$

Eb = (10000111)₂ = 135

Eb = Er + 127 => Er = Eb - 127 = 135-127 = + 8

$(C3F00000)_{16} = - (1.111)_2 * 2^{+8} = - (1111)_2 * 2^{-3} * 2^{+8} = -(15)_{10} * 2^{+5}$

- $(42E48000)_{16} = (01000010111001001000000000000000)$
 $\begin{matrix} \text{S} & \text{Eb} & \text{M} \\ \text{(1bit)} & \text{(8bits)} & \text{(23 bits)} \end{matrix}$

Eb = (10000101)₂ = 133

Eb = Er + 127 => Er = Eb - 127 = 133-127 = + 6

$(42E48000)_{16} = + (1.11001001)_2 * 2^{+6} = + (111001001)_2 * 2^{-8} * 2^{+6} = (+ 457)_{10} * 2^{-2}$

- $(80000008)_{16} = (100000000000000000000000000001000)$
 $\begin{matrix} \text{S} & \text{Eb} & \text{M} \\ \text{(1bit)} & \text{(8bits)} & \text{(23 bits)} \end{matrix}$

Eb = (00000000)₂ = 0₁₀ => le nombre est **dénormalisé**.

Exercice 05

1.

$$(87)_{10} = (1010111)_2 = (10000111)_{\text{BCD}} = (10111010)_{\text{XS3}} = (1111100)_{\text{GR}}$$

$$(637)_8 = (415)_{10} = (110011111)_2 = (010000010101)_{\text{BCD}} = (011101001000)_{\text{XS3}} = (101010000)_{\text{GR}}$$

$$(1101001)_{\text{BCD}} = (01101001)_{\text{BCD}} = (69)_{10} = (1000101)_2 = (10011100)_{\text{XS3}} = (1100111)_{\text{GR}}$$

2. Faire en 3 méthodes :

- Une première méthode : commencer l'écriture de nombres en gray depuis le 0 :

Nombres en décimal	Nombres en gray
0	00000
1	00001
2	00011
3	00010
4	00110
5	00111
6	00101
7	00100
8	01100
9	01101
10	01111
11	01110
12	01010
13	01011
14	01001
15	01000
16	11000
17	11001
18	11011
19	11010
20	11110
21	11111
22	11101
23	11100
24	10100
25	10101
26	10111
27	10110
28	10010
29	10011
30	10001
31	10000

- Une deuxième méthode : conversion directe de chaque nombre du binaire en gray.

Par exemple :

$$(13)_{10} = (1101)_2 = (1011)_{\text{GR}}$$

- Une troisième méthode : commencer par l'écriture du nombre 13 en gray, puis calculer le nombre suivant et le suivant... en utilisant la règle suivante pour passer d'un nombre au suivant :
 - Si le nombre de 1 est pair, il faut inverser le dernier chiffre (le chiffre du poids faible).
 - Si le nombre de 1 est impair, il faut inverser le chiffre situé à gauche du 1 le plus à droite.

Par exemple :

$(13)_{10} = (1101)_2 = (1011)_{GR}$, le nombre de 1 est impair alors :

$(14)_{10} = (1001)_{GR}$, le nombre de 1 est pair alors :

$(15)_{10} = (1000)_{GR}$

Nombres en décimal	Nombres en gray
13	01011
14	01001
15	01000
16	11000
17	11001
18	11011
19	11010
20	11110
21	11111
22	11101
23	11100
24	10100
25	10101