

## Série TD N° 02

### **Exercice 1 :**

Comment réaliser une mémoire de 1Ko ( la taille d'un mot est de 8 bits) en utilisant des boîtiers de taille 256 mots de 4 bits ?

### **Exercice 2 :**

Quelle est le nombre des boitiers nécessaire pour réaliser une mémoire de 4KO (la taille d'un mot est de 16 bits) en utilisant des boîtiers de taille 128 mots de 4 bits ?

### **Exercice 3 :**

Soit une mémoire de taille de 4 Ko( la taille d'un mot est de 8 bits). Cette mémoire est découpée en 4 modules. Donner le schéma de cette mémoire en utilisant des boîtiers de 512 mots de 4 bits?

### **Exercice 4 :**

Réaliser une mémoire de capacité 512 mots de 8 bits avec des boîtiers de 64 mots de 4 bits avec un degré entrelacement de 4.

### **Exercice 5 :**

On veut réaliser une mémoire de capacité **8Koctet** ( la taille d'un mot est de 16 bits) avec des boîtiers de **512 octet** ( la taille d'un mot est de 8 bits) avec un degré entrelacement de 2.

- Donner le schéma de cette mémoire.

### **Exercice 6 :**

On veut réaliser une mémoire modulaire de 4 modules en utilisant des boîtiers de taille 1024 mots de 4 bits, Sachant que :

- un module contient 4 boitiers.
- Dans un module les boitiers assembler sous forme de 2 lignes et 2 colonnes.

1. Quelle est la capacité de cette mémoire ?
2. Quelle est la taille de bus d'adresse de cette mémoire ?
3. Quelle est la taille de mot de cette mémoire ?